

物性研究の最前線

スマートフォン、パソコン、テレビ、そして光ファイバ通信など、エレクトロニ クス、ICT分野は半導体デバイスの高機能化と共に発展してきました。21 世紀においてさらなるシステムの高度化を目指すとき、革新的なデバイス が求められますが、これは新しい材料と極限的な物性の発現によってもた らされます。ナノテクノロジーはナノサイズの材料・構造に新規な物性・機 能を発現させる根幹的な科学技術として発展してきました。エレクトロニク スの分野ではトランジスタや集積回路、レーザーなどナノテクノロジーを駆 使したデバイスはすでに製品化されていますが、時代が求める「超高機 能」、「超高速」、「超微細」、「超低消費電力」といった特長を持つデバイ ス開発には、ナノ材料とナノ物性のブレークスルーは必須となります。

「文部科学省私立大学戦略的研究基盤形成支援事業」は私立大学 が特色ある研究を実施するため、その研究基盤の形成を支援する事業 です。平成23年度より本学の研究プロジェクトとして「新規ナノ構造による ナノデバイス・物性研究の拠点形成」(代表・下村和彦)が採択されまし た。このプロジェクトには理工学部の7名の研究者が参画し、0次元量子 構造である量子ドット、1次元量子構造であるナノコラム、ナノワイヤ、2次 元量子構造であるナノウォール、超格子構造の結晶成長^{*1}を行い、高品 質化を進めると共に、これらナノ構造の光電子・量子物性の解明とナノ物 性新現象の探索を行っています。さらに、新規ナノ構造による革新的な 光・電子デバイス、電子-光融合デバイスの研究を推進し、革新的な光・電 子ナノデバイスの基盤技術を開拓することを目的としています。本特集で は、7チームの研究テーマとその進展状況を紹介します。

用語解説·参考文献

※1 0次元、1次元、2次元量子構造

ナノメートルオーダーの薄膜を作製すると、電子は縦方向に閉じ込められ、2次元(平面)的に しか移動できなくなります。このような構造や状態が「量子井戸」であり、2次元量子構造と呼 ばれます。さらに横方向に縮めていくと、2次元だった平面が1次元状態(線状)に閉じ込めら れ、これが「量子細線、ナノワイヤ、ナノコラム」と呼ばれるもので、電子は1方向にしか移動で きなくなり、1次元量子構造と呼ばれます。さらに、量子細線の長さ方向を縮めていき、電子の 波長程度の大きさにしてしまうと、電子は縦/横/高さのどちらの方向にも動けなくなり、完 全に閉じ込められた「0次元」の世界になってしまいます。このように3方向から行き場をなくし た状態が「量子ドット」となり、0次元量子構造と呼ばれます。

GaN ナノコラム光デバイス _{電気・電子工学領域}教授 岸野 克巳

GaN ナノコラム^{*2} は、上智大学が 1997 年に最初に論文発 表し、先導的に研究を展開してきたナノ結晶です。InGaN/ GaN 系ナノコラム^{*2} では、ナノ結晶効果によって結晶欠陥(貫 通転位)が含まれない高品質結晶が再現性良く得られ、格子 定数差に起因する結晶歪が低減され、デバイス作製に一般的 に用いられる平坦膜薄膜結晶を凌駕する優れた発光特性が得 られます。本研究では、100-300nmの範囲でコラム径を超微細・ 高精度に制御して、規則配列 GaN ナノコラムの極限制御を行 い、ナノコラム内に InGaN/GaN 発光層を作り込んでいます。 ナノ結晶では、150×150 μ m²といった微小領域でみても、お よそ 30 万個の多数本のナノコラムが存在しますが、この中でも ナノコラム成長の欠陥は 6ヶ所しか見つからない程の高度の結 晶成長制御を達成しています。

通常の平坦膜の InGaN 系結晶の発光効率は、青、緑、さらに赤色になるとともに激減し、赤色域はほとんど光りません。



図 1 規則配列ナノコラムの発光色制御

RFプラズマ分子線エピタキシー**4による選択成長法で規則配列 GaNナノコラムを成長させ、ナノコラム上部にInGaN/GaN系多 重量子井戸(MQW)構造を内在化させています。コラム径(D)は 10nm刻みで自由に制御することができ、143nmから270nmの 範囲で変化させています。コラム径によって、InGaN量子井戸の In組成比を変化させることができ、ここでは青色~赤色域発光を得 ています。この手法は異なる発光色のLEDの集積化に寄与し、将 来のRGB三原色集積型LED実現への基礎技術です。

※2 GaNナノコラムによる発光特性や技術的背景の詳細は、『岸野 克巳、"ナ ノコラム結晶がもたらす三原色発光デバイス—ナノテクノロジー研究セン ターの挑戦—"、Sophia Sci-Tech 24 (2013) 8-13』を参照。

※3 Ramesh Vadivelu, Yusuke Igawa, and Katsumi Kishino, "633nm Red Emissions from InGaN Nanocolumn Light-Emitting Diode by Radio Frequency Plasma Assisted Molecular Beam Epitaxy", Japanese Journal of Applied Physics 52 (2013) 08JE18. そこで赤色域の高輝度化が得られれば、光の三原色(赤、緑、 青)の InGaN 系 LED 実現といった産業界垂涎のテーマを達 成することができます。最近、赤色域(波長 600-662nm)ナ ノコラム結晶の作製に成功しました^{*3}。波長 600-613nm で高 い内部量子効率 17~22%を実証し、波長 633nm の赤色ナノ コラム LED 動作を実現したことで、期待が高まっています。

一方、InGaN 発光層を含む規則配列ナノコラム^{*2}は、図1 に示すように、コラム径とともに発光色が変化し、可視全域をカ バーすることができます。この現象を活用して、コラム径の異な る4個の規則配列ナノコラム LED を同一基板上に作製し、コ ラム径の違いで発光色を変化させることにより、二色(緑、橙) あるいは四色(青、空色、緑、黄)集積型ナノコラム LED を試作することに成功しました。この成果を展開することで、近 い将来には三原色集積型 LED といった「夢の新世代 LED」 が実現されることが期待されます。さらに、ナノコラム規則配列 によるフォトニック結晶効果を発現させ、コラム径による発光色 制御と併用することで、将来的にはスペクトル幅が狭く、鋭い 放射ビーム特性をもつ革新的な LED へと発展することが考えら れます。

GaN ナノウォール光・電子デバイス 電気・電子工学領域 准教授 菊池 昭彦

窒化物半導体ナノ結晶は、電子デバイス応用においても魅力的な材料として期待されています。本研究では、上智大学が開発した GaN ナノ結晶の選択成長技術を駆使して、板状ナノ結晶(ナノウォール)を用いた Fin 型電界効果トランジスタ(Fin-FET) *5 を作製しました。ナノウォールは結晶欠陥フリーなので優れたトランジスタ特性の発現が期待されます。

図2は、結晶成長後のAlGaN/GaNナノウォール結晶の電 子顕微鏡像です。中央に幅150nm、長さ20µm、高さ1.2µm の薄い板状ナノ結晶が形成されており、ここが電流の流れる導 電性チャネルとなります。GaNナノウォールの表面には厚さ約 20nmのAlGaN層があり、GaNとの界面に高い電子移動の 二次元電子ガスが形成されます。左右のSource Padと Drain Pad はチャネルに電流を流す電極用パッド、上下の Gate Pad はチャネルにゲート電圧(Vg)を印加してチャネルに 流れる電流(Id)を制御する為の電極用パッドです。成長した

※4 RFプラズマ分子線エピタキシー: 超高真空装置内で、GaやAIの原子状蒸 気ビームと活性化した窒素を原料として、AIGaNなどの半導体結晶を成長 する装置です。原子層レベルの膜厚制御が可能です。

※5 Fin-FET: 電流を流す板状チャネル部の上左右の三方向から制御電圧 (ゲート電圧)を印加する方式のFET構造。最新のシリコンLSIで採用され 始めています。

* * ナノデバイス・物性研究の最前線

ウェハ表面全体に Al₂O₃ 絶縁膜を 20nm 堆積後、電極を形成して Fin-FET を作製しました。

図3は、ナノウォール Fin-FET で得られた静特性(I_d - V_{ds} 特性)であり、ゲート電圧(V_g)を変えるとドレイン電流が変化することが確認されました。これにより AlGaN/GaN ナノウォール Fin-FET の最初の動作実証に成功しました^{*6}。



図2 RFプラズマ分子線エピタキシー^{**4}による選択成長 法で成長したAlGaN/GaNナノウォールFin-FET結晶の 電子顕微鏡写真

中央の細い板状結晶がAlGaN/GaNナノウォールであり、パッド を含めた写真の構造を1回の選択成長で作製できます。





※6 菊池 昭彦、井上 大輔、山野 晃司、蜂屋 大樹、岸野 克巳、"TiマスクRF-MBE選択成長法によるAIGaN/GaNナノウォールFETの作製"、第59回 応用物理学関係連合講演会 (2012) 16p-F12-2.

上記以外にも、InGaN/GaN ナノウォールによるナノレーザ、 水素雰囲気下でのGaNの熱分解を利用したナノ構造作製技 術、Ag/ZnO多層構造による高性能透明導電膜、誘電体無 機/有機ハイブリッドLED、低コスト大面積化が期待される三 電極型静電塗布法 (NMD法) など、多角的に研究を進め ており、これら要素技術を複合したハイブリッド型ナノデバイスの 開発を目指しています。

II-VI 族ナノ構造

電気·電子工学領域 准教授 野村 一郎

ZnCdSe/BeZnTe 超格子の作製とデバイスへの応用につい て研究を行っています^{*7}。超格子とは、非常に薄い(原子数 個分に当たる数ナノメートル(nm)の厚さ)半導体の薄膜を 交互に積層した半導体人工結晶のことです。分子線エピタキ シー(MBE)法^{*4}と呼ばれる高度な半導体結晶成長法を用 いることで作製することができます。上記の超格子は、ZnCdSe と BeZnTe というII - VI族化合物半導体^{*8}の薄膜を用いて作 製されますが、これには様々な注目すべき特性が備わっていま す。その一つは、この超格子の各層の厚さを変えるだけで、青、 緑、赤の可視光から赤外光といった幅広い波長帯の発光や光 の吸収が得られることです。これを利用すると、例えば図4に



- %7 Keisuke Murakami, Ichirou Nomura, Toshiki Kobayashi, Tomohiro Shiraishi, Shingo Takamatsu, and Katsumi Kishino, "Wide-Range Visible Luminescence of ZnCdSe/BeZnTe Type-II Superlatices Grown on InP Substrates", 16th International Conference on II-VI Compounds and Related Materials (II-VI 2013) (2013) Tu-P27.
- ※8 II族元素 (Be、Zn、Cdなど)とVI族元素 (Se、Teなど)を組み合わせてできる 化合物半導体。代表的なものにZnSe(セレン化亜鉛)があります。

示したように、1つの発光ダイオード(LED)から青、緑、赤 の三原色発光が得られ、色合いを様々に変えられる高性能な 白色 LED が得られる可能性があります。図において、"pクラッ ド層"と"nクラッド層"に挟まれた縞状の部分が ZnCdSe/ BeZnTe 超格子となっています。ここで、黄緑色の部分が ZnCdSe 層、水色の部分が BeZnTe 層です。更にこの超格 子を詳細に見ると、ZnCdSe 層(黄緑)とBeZnTe 層(水色) の層の厚さが少しずつ変化していることが分かります。このよう に各層厚を変えることで、赤、緑、青のように発光色を制御す ることができます。ここで膜厚は、BeZnTe 層はおよそ1.8nm であり、ZnCdSeは0.3から1.5nmに変化させています。 ZnCdSe/BeZnTe 超格子はこれ以外にも、赤外光に対応する ことから太陽電池への応用も期待されており*9、更にサブバン ド間遷移という手法を用いると光通信波長帯での発光、光制 御、光検知に対応する超高速デバイスへと利用される展開も 考えられます。このように ZnCdSe/BeZnTe 超格子は光エレク トロニクス分野において非常に魅力的な特性を秘めています。

InAs 量子ドット・ナノワイヤ 電気·電子工学領域 教授 下村 和彦

量子ドットは半導体原子が数百個から数千個集まった10数 nm 程度の小さな塊です。量子ドット内部では、電子は3次元 方向から移動が制限された状態になり、そのエネルギー準位 は量子ドットの大きさによって変化します。我々は有機金属気相 成長法^{*10}による Stranski-Krastanov (S-K) 成長モードを 用いて自己組織的な量子ドットを作製しており(図5)、その大 きさを広範囲で制御することにより、非常に広い波長範囲で発 光する LED を開発しています。その制御には選択成長とダブ ルキャップ法を用いています。選択成長とは、半導体基板上に SiO。などの非晶質を用いて部分的にマスクを形成し、マスクの 無い半導体が露出した部分に選択的に結晶成長させる技術 です*11。このマスク幅を変えると結晶成長速度を制御すること ができ、基板内で厚さの異なる、すなわちエネルギー準位の異 なる量子構造を得ることが可能になります。また、S-K 成長モー ドにおいては量子ドットの高さにばらつきがありますが、高さを均 一化するための方法としてキャップ層を2段階で成長するダブ ルキャップ法があります。

※9 Tomohiro Shiraishi, Ichirou Nomura, Keisuke Murakami, Shingo Takamatsu, Toshiki Kobayashi, and Katsumi Kishino, "Formation of Indium Tin Oxide (ITO) Transparent Electrodes by Magnetron Sputtering for II-VI Compound Semiconductor Optical Devices on InP Substrates", 16th International Conference on II-VI Compounds and Related Materials (II-VI 2013) (2013) We-P6.



図5 量子ドットの原子間力顕微鏡像

直径50nm、高さ8nm程度の円錐状のInAs量子ドットが1cm²あたり2×10¹⁰個あります。



これらの技術を組み合わせて、導波路が16本平行に並び、 片端のマスク幅を広くした非対称アレイ導波路マスクにS-K 成 長により量子ドット構造を形成します。この時、マスクの非対称 性からアレイ導波路の成長速度はそれぞれ変化し、そしてダブ ルキャップ法により量子ドットの高さをアレイ導波路ごとに制御す ることが可能となります。さらに、3層の量子ドット構造において 層ごとに高さを変えます。すなわち、アレイ導波路の横方向と 導波路内の垂直方向(層方向)に量子ドットの高さ(=エネ ルギー準位)を制御することにより、広帯域で発光するLED の開発に成功しました。このLED は発光波長帯域 500nm 以 上を持ち、そして発光パワーの最大値がスペクトル上で平坦な フラットトップスペクトルを有しています^{*12}(図 6)。

※10 有機金属気相成長法:原子層レベルの膜を作製する有力な成長法で す。有機金属とは金属原子と炭素原子との間に直接結合を持つ化合物 であり、常温では液体または固体ですが、飽和蒸気圧が比較的高く、水素 などのガスをキャリアガスとして用いれば、結晶成長には十分な量の成長 用原料をガスとして安定に供給できます。また熱力学的には不安定で、加 熱によって分解され、金属を遊離します。この性質を利用して、加熱した基 板結晶表面にⅢ族およびV族の有機金属化合物を同時に供給し、エピ タキシャル成長を生じさせます。

ナノワイヤ / CMOS 異種集積化技術 電気·電子工学領域 教授 和保 孝夫

現在、情報処理 / 通信機器で使われている集積回路には シリコンを用いた CMOS 技術^{*13} が利用されています。過去 50 年あまりで、集積回路を構成する素子の微細化が進み、性 能が驚異的に向上してきました。しかし今日の素子寸法は原子 スケールに迫っており、微細化による性能向上には限界が見え ています。その限界を打破するため、新しい材料と組み合わ せた画期的なデバイスの探索が始まっています。本研究では 従来の CMOS 技術では使用されていなかった化合物半導体 に着目し、それらを組み合わせることで新しい機能の実現を目 指しています。

本研究では化合物半導体としてナノワイヤ形状を有する InAs^{*1}を利用しています。バルク材料と比較してナノワイヤは 体積に対する表面積の割合が大きく、その物性が表面の性質 に大きく左右されます。特に、表面に化学物質が吸着した場合、 ナノワイヤの電気伝導率が変化することが報告されていて、こ れを利用すれば高感度化学センサが実現できると期待されてい ます。一方、表面の原子配列が乱れているため、ナノワイヤ 形状にすると電気伝導率が低下してしまう材料が多くあります。 InAsの表面には電気伝導層が自発的に形成されるため、ナノ ワイヤにしても良好な電気伝導率が得られることを確認していま す。

InAs ナノワイヤは有機金属気相成長法^{*10}を用いて成長し ます。しかし、CMOS 集積回路が搭載されたシリコン基板上 に直接成長させることが困難なため、別の基板上に成長させ たものを移し替える操作をします。ナノワイヤと集積回路との電 気的な接続を確保するためには、予め決められた場所にナノワ イヤを配置する必要があります。そこで、その場所だけに電界 を発生させナノワイヤを引き寄せる電界支援自己整合法 (Field-Assisted Self Assembly: FASA) ^{*14}を開発しました。シリ コン基板上にはアナログ / デジタル (A/D) 変換器を搭載し、 InAs ナノワイヤの抵抗率変化をデジタル的に高精度で検知す ることに成功しました^{*15}。A/D 変換器としては、本研究室で 独自に設計したΔΣ変調器を使いました。

従来、ナノワイヤと CMOS 回路を別々に用意し、それらをケー ブルで接続していたため、省電力化、高感度化は難しい課題

- **11 Tatsuya Kihara, Yuichi Nitta, Hiroaki Suda, Kazunori Miki, and Kazuhiko Shimomura, "Wavelength Control of Arrayed Waveguide by MOVPE Selective Area Growth", *Journal of Crystal Growth* 221 (2000) 196-200.
- *12 Shohei Yoshikawa, Tomomitsu Saegusa, Yuto Iwane, Masayuki Yamauchi, and Kazuhiko Shimomura, "Flat-Topped Emission with Spectral Width above 500 nm from InAs/InP Quantum Dot Waveguide Array Light-Emitting Diode", Applied Physics Express 5 (2012) 092103.

でした。今回、それらを同じシリコン基板上に集積化できたこと で、低消費電力高感度センサの実現に見通しが得られました。 将来的には、環境モニタや生体センサへの応用が期待できま す。



図 7 ΔΣ変調器を搭載した CMOS-InAs ナノワイヤ融 合回路

電圧印加によりFASA電極間に発生する電界を用いて、CMOS集 積回路と電気的に接続するため予め決められた場所にInAsナノ ワイヤを堆積させます。CMOS基板にはA/D変換器(ΔΣ変調器) が搭載され、ナノワイヤの抵抗率変化を1/1000の精度で測定す ることができました。

※13 CMOS技術(Complementary MOS、相補型MOS): n型半導体とp型 半導体を組み合わせることで低消費電力動作を実現した集積回路作製 技術。MOSとはMetal-Oxide-Semiconductor Field-Effect Transistor (金属酸化物半導体電界効果型トランジスタ)の略称で、情報を担ってい る電気信号を制御するため使われるトランジスタです。

単電子・	単一光子融合デ	バイス
	電気·電子工学領域 准教	受中岡 俊裕

現在、パソコンに代表される情報処理素子の性能向上に物 理的な限界が近づいており、世界中でこれを打破するための取 り組みが進められています。これに向けた重要な技術として、1 個の電子を操作する「単電子制御*¹⁶技術」、「光と電子の 融合技術」、「これまでのトランジスタとは異なるまったく新しい原 理に基づいた素子」といった3つのテーマがそれぞれ活発に 研究されています。本研究では、これらポストスケーリングとよば れる機能を1つ1つではなく、1つの素子においてまとめて実 現する融合することを目指しています。異分野の架け橋となるこ とで、量子力学に基づいた素子、新しいメモリへの応用を進め ます。

一般に電子輸送デバイスにおいては、優れた光学特性を引き出せず、発光(光子発生)素子においては電子制御が困難であるというデバイス機能上のトレードオフが存在します。本



図 8 縦型量子ドット単一光子素子 半導体微細加工技術を駆使して作製した「縦型素子」で、量子力 学的な光である単一光子をゲートにより制御することのできる新し いLEDです。

※14 Kai Blekker, René Richter, Ryosuke Oda, Satoshi Taniyama, Oliver Benner, Gregor Keller, Benjamin Münstermann, Andrey Lysov, Ingo Regolin, Takao Waho, and Werner Prost, "InAs Nanowire Circuits Fabricated by Field-Assisted Self-Assembly on a Host Substrate", IEICE Transactions on Electronics E95-C (2012) 1369-1375.



研究では、このトレードオフを解消し、上記3技術融合プラット フォームを担い得る、「横型素子」、と「縦型素子」を開発し ました。

図8の縦型素子は、前項でも説明のあった量子ドットを用いた電流注入型量子ドット単一光子素子^{*17}であり、量子ドット内の電子を1個の単位で制御することにより、「(長距離)離れた2素子間の量子もつれ」に適した単一光子を発生するLEDです。縦型素子の特徴であるサイドゲート制御によって、電流注入電極とは独立した電子状態制御が可能となります。 量子もつれ生成に適した波長制御が可能で、現在素子最適化を進めています。図9の横型素子はフォトリングラフィーのみで作製したナノギャップ電極^{*18}を自然酸化アルミAl_xO_{1x} 膜に適用したもので、ギャップ間隔に依存したユニポーラ型、バイポーラ型の抵抗変化を観測しています。メモリ動作の解明と将来のローコストかつスループットの高いメモリとして研究を進めています。

ナノ光物性・非線形光学

物理学領域教授江馬一弘

ナノ結晶において発現する光・電子物性現象を解明すること は、新しい機能を持つ光・電子デバイスの開拓へとつながります。 本プロジェクトでは、無機有機ハイブリッドナノ構造の光物性と ナノコラムの光物性とレーザー発振に関して研究を行っていま す。ここでは、プロジェクト内での密接な共同研究の例として、 ナノコラムに関する研究について紹介します。

※15 Kenji Michimata, Hiroaki Kotani, Tatsuro Watanabe, Hiroaki Funayama, Shin Murakami, Kazuhiko Shimomura, and Takao Waho, "Heterogeneous Integration of an InAs Nanowire with Energy-Efficient CMOS Delta-Sigma Modulator", *Proceedings of 2013 IEEE Sensors* (2013) 1-4.

※16 非常に微弱な電流を制御する技術。例えば1秒間に電子1個流れる電流 は0.0000000000000001 アンペア程度。

(集) ナノデバイス・物性研究の最前線

ナノコラム結晶を周期的に配列した構造では、2次元フォトニッ ク効果^{*19}が発現して光のバンド構造が形成されます。また、 コラム配列の揺らぎが大きくなっていくと光のアンダーソン局在^{*20} が生じ、そこに利得を導入すればランダムレージングと呼ばれる レーザー発振が生じます。我々は半導体ナノコラムの集団配列 に起因した光伝播現象に注目し、規則配置および不規則に配 置したナノコラム集団における光局在現象やレーザー発振につ いて研究を行っています。

図 10 に測定した発光スペクトルの励起密度依存性の一例を 示します。励起密度を上げていくと、誘導放出による多重ピー ク構造が現れます。数値解析から、この多重ピークはフォトニッ ク効果によって生じたモードであることを明らかにしました。また、 高速ストリークカメラを用いて測定した時間分解スペクトルから、 この発振現象は 10ps 以下という超高速なダイナミクスであるこ とが判明しました。本研究では、コラムの配置や形状が不均 ーな試料において、ランダムレージングとフォトニックレージングの 中間的な振る舞いが現れるのを確認しています。さらに、試料 構造のランダムネスとレーザー発振との関係を詳細に評価し、ラ ンダムレージングとフォトニックレージングの中間領域の振る舞い を明らかにしつつあります。また、その結果から光学デバイス作 製に最適な構造パラメーターの算出を目指しています。



*18 Toru Miyabe, and Toshihiro Nakaoka, "Nanogap Resistance Random Access Memory Based on Natural Aluminum Oxide", Japanese Journal of Applied Physics 52 (2013) 04CJ08.

おわりに

本研究プロジェクトは、ナノ構造の結晶成長、ナノ結晶を用 いたデバイス構造の研究、ナノ構造の集積化・融合デバイス の研究、さらにナノ物性を評価する研究が連携して進められて います。その組織体制を図11に示します。



各研究課題とも順調に進展し、最先端の研究成果も次々に 得られており、詳細は脚注の文献(最新研究成果)あるいは 研究グループのホームページを直接ご参照いただければと思い ます。

今後はさらにナノ構造・ナノデバイス研究グループ間の共同 関係を促進し、競争力のある研究体制を構築して、世界水準 のナノ研究拠点を構築していきたいと思います。

- ※19 光の波長程度の間隔で周期的に変化する構造体の中では、光の伝播 特性が制御できます。特に、光が存在が許されないようなバンド構造が現 れるのが特徴的です。
- ※20 ランダムに配置された構造体の中では、光の波としての干渉効果により、 光の伝播が許されない状況が生じることがあります。光が進むことなく、あ る場所に局在するため、光局在とも呼ばれます。